

# VME

## RPV-260 FPGA UNIVERSAL BOARD

### 概説

- RPV-260は64ch LVDS入出力対応の汎用FPGAボードです。  
Xilinx FPGA「XC7K160T」を搭載し、柔軟性の高いデジタル回路を形成可能です。
- 68極ハーフピッチフラットケーブルコネクタ「8831E-068-170L-F」を2つ搭載し、64ch分のLVDS信号を入出力できます。
- NIM入力6ch、NIM出力2ch、4bit分のフロントパネルLEDといった汎用入出力を搭載しています。
- Ethernet PHY チップを搭載し、SiTCPを利用したEthernet通信によるデータ転送、設定変更が可能です。  
(SiTCPをご使用の際は、Bee Beans Technologies社よりライセンスの購入が必要となります)。
- 汎用RJ45コネクタによるLVDSクロック等の入出力が可能です。
- VME busには非対応 (SiTCPによるデータ転送のみ対応)
- 基本回路サンプルファームウェア付属
- FPGAファームウェアに64ch 1ns TDCを実装済み
- KEK-VME J0コネクタに対応 (オプション)
- ファームウェアの特注対応有、要相談 (オプション)

### 【特徴】

- ・ 64ch LVDS 入出力
- ・ FPGA を用いた柔軟性の高いデジタル回路形成
- ・ SiTCPによるデータ転送 (1000BASE-T)
- ・ 汎用性の高いユーザーIO
- ・ ファームウェア開発オプション

### 仕様

LVDS入出力	LVDS入出力 64ch (Kintex FPGA HP I/O Bank, VCCO 1.8Vでコンフィグ可)
NIM入力	Negative NIM 50Ω インピーダンス 6ch
NIM出力	Negative NIM 50Ω インピーダンス 2ch
RJ45入出力	LVDS入出力 4ch
データ転送	Ethernet 1000BASE-T (SiTCP対応)
LED	Front Panel LED 4bit, On Board LED 8bit
スイッチ入力	DIP SW 16bit, Reset Push SW, Re-Configuration Push SW
テスト出力ピン	2.54ピッチピンヘッダー8bit
クロッキング	50MHz LVCMOS 出力 (FPGA内で周波数変換可能)
サイズ	VME 1幅
電源	+5V (VME Bus、2ピンコネクタ、KEK-VME Busから選択可)



**HR HAYASHI-REPIC ハヤシレピック株式会社**

<http://www.h-repic.co.jp>

第4事業部 〒170-0004 東京都豊島区北大塚1-28-3

TEL : 03 (3918) 5326 FAX : 03 (3918) 5712 E-mail : info\_web@h-repic.co.jp